

Общее описание

Жидкокристаллический модуль MT-24S2L состоит из БИС контроллера управления и ЖК панели. Контроллер управления КБ101ЗВГ6, производства ОАО «АНГСТРЕМ» (www.angstrem.ru), аналогичен HD44780 фирмы HITACHI и KS0066 фирмы SAMSUNG. Модуль выпускается со свето-диодной подсветкой. Внешний вид приведен на рисунке 1. Модуль позволяет отображать 2 строки по 24 символа. Символы отображаются в матрице 5x8 точек. Между символами имеются интервалы шириной в одну отображаемую точку.



Рис. 1

Каждому отображаемому на ЖКИ символу соответствует его код в ячейке ОЗУ модуля. Модуль содержит два вида памяти — кодов отображаемых символов и пользовательского знакогенератора, а также логику для управления ЖК панелью.

Габаритные размеры модуля приведены на рисунке 7.

Внимание! Недопустимо воздействие статического электричества больше 30 вольт.

Модуль позволяет

- модуль имеет программно-переключаемые две страницы встроенного знакогенератора (алфавиты: русский, украинский, белорусский, казахский и английский; см. табл. 5 и 6);
- работать как по 8-ми, так и по 4-х битной шине данных (задается при инициализации);
- принимать команды с шины данных (перечень команд приведен в таблице 4);
- записывать данные в ОЗУ с шины данных;
- читать данные из ОЗУ на шину данных;
- читать статус состояния на шину данных (см. табл. 4);
- запоминать до 8-ми изображений символов, задаваемых пользователем;
- выводить мигающий (или не мигающий) курсор двух типов;
- управлять контрастностью и подсветкой;

Основные сведения

Модуль управляется по параллельному 4-х или 8-ми битному интерфейсу.

Временные диаграммы приведены на рис. 3 и 4, динамические характеристики приведены в таблице 2.

Примеры обмена по интерфейсу приведены на рис. 5 и 6.

Программное управление осуществляется с помощью системы команд, приведенной в таблице 4.

Перед началом работы модуля необходимо произвести начальную установку.

Встроенный знакогенератор приведен в таблицах 5 и 6.

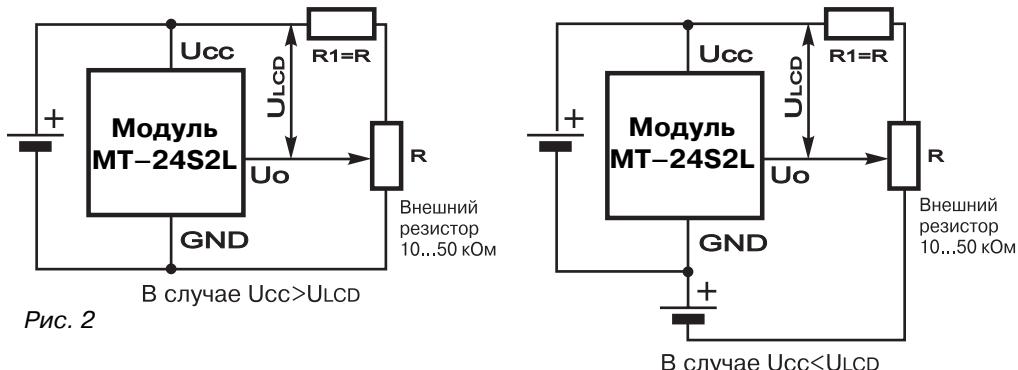
Модуль позволяет задать изображения восьми дополнительных символов знакогенератора, использующихся при работе наравне со встроенными. Пример задания дополнительных символов приведен в таблице 3.

Таблица 1. Динамические характеристики модуля.

Название	Обозна- чение	$U_{CC}=5V$		$U_{CC}=3V$		Единицы измерения
		Мин.	Макс.	Мин.	Макс.	
Время цикла чтения/записи	t_{cycE}	500	—	1000	—	ns
Длительность импульса разрешения чтения/записи	PW_{EH}	230	—	450	—	ns
Время нарастания и спада	t_{Er}, t_{Ef}	—	20	—	25	ns
Время предустановки адреса	t_{AS}	40	—	60	—	ns
Время удержания адреса	t_{AH}	10	—	20	—	ns
Время выдачи данных	t_{DDR}	—	120	—	360	ns
Время задержки данных	t_{DHR}	5	—	5	—	ns
Время предустановки данных	t_{DSW}	80	—	195	—	ns
Время удержания данных	t_H	10	—	10	—	ns

Управление контрастностью

При напряжении питания модуля 3В контрастность на заводе-изготовителе установлена на максимум. Уменьшение контрастности производится подключением между выводами U_O и GND внешнего резистора номиналом до 3 кОм. При напряжении питания модуля 5В контрастность модуля зависит от напряжения питания ЖК панели (U_{LCD}) и температуры. Управление контрастностью производится внешним резистором (рис. 2). При поставке модуля контрастность настроена на $U_{CC}=5V$, поэтому при напряжении питания модуля 5В, контакт 3(U_O) необходимо объединить с контактом 1(GND). При температурах ниже 0°C регулировка контрастности необходима.



Характеристики модуля по постоянному току

Таблица 2. Характеристики модуля по постоянному току.

Название	Обозна- чение	$U_{CC}=5V$			$U_{CC}=3V$			Единицы измерения	
		Мин.	Ном.	Макс.	Мин.	Ном.	Макс.		
Напряжение питания	логическое	U_{CC-GND}	4,5	5,0	5,5	2,7	3,0	3,3	В
	ЖКИ	U_{CC-U_O}	4,8	5,0	5,2	—	—	—	В
Ток потребления	I_{CC}	—	1,0	1,3	—	1,0	1,2	МА	
Входное напряжение высокого уровня при $I_{IH}=0,1\text{mA}$	U_{IH}	2,2	—	U_{CC}	2,2	—	U_{CC}	В	
Входное напряжение низкого уровня при $I_{IL}=0,1\text{mA}$	U_{IL}	-0,3	—	0,6	-0,3	—	0,4	В	
Выходное напряжение высокого уровня при $I_{OH}=0,2\text{mA}$	U_{OH}	2,4	—	—	2,0	—	—	В	
Выходное напряжение низкого уровня при $I_{OL}=1,2\text{mA}$	U_{OL}	—	—	0,4	—	—	0,4	В	
Ток подсветки при напряжении питания подсветки = U_{CC} (для янтарной и желто-зеленой подсветки)	I_{LED}	—	—	300	—	—	—	МА	

Временные диаграммы

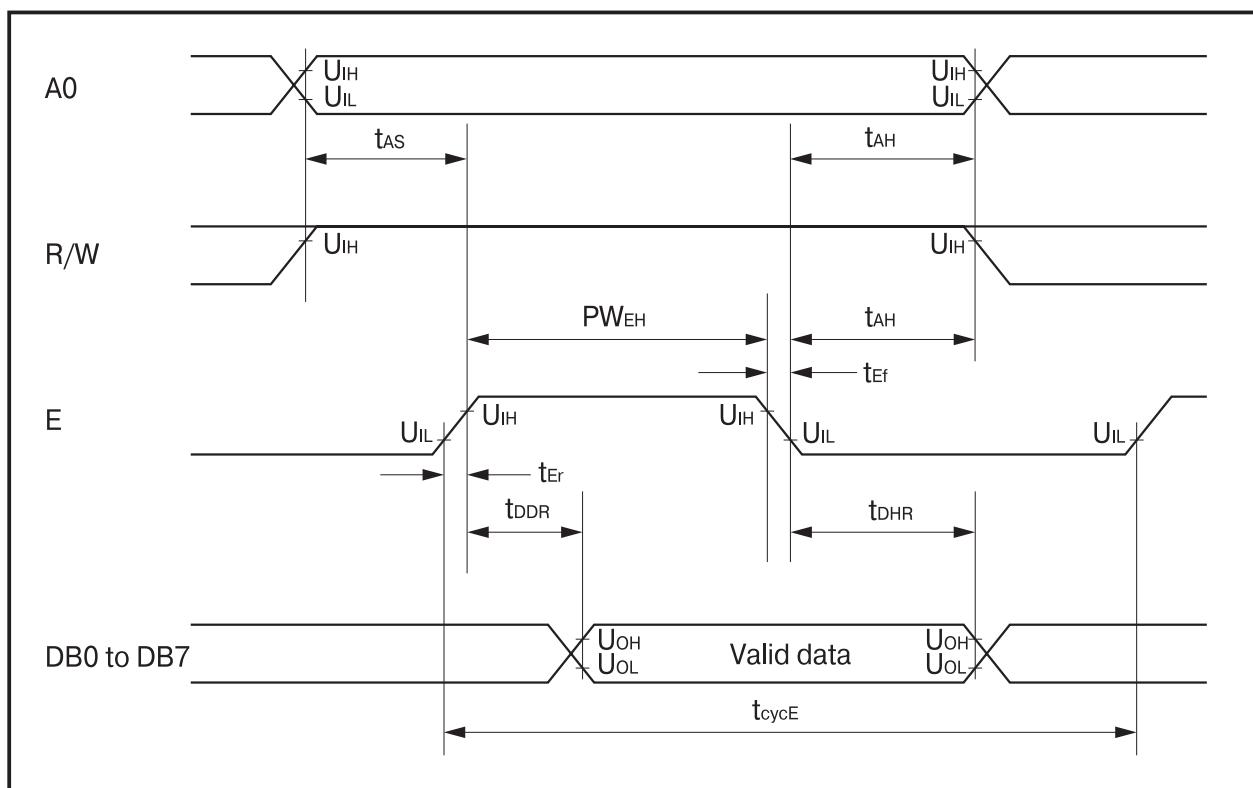


Рис. 3. Диаграмма чтения

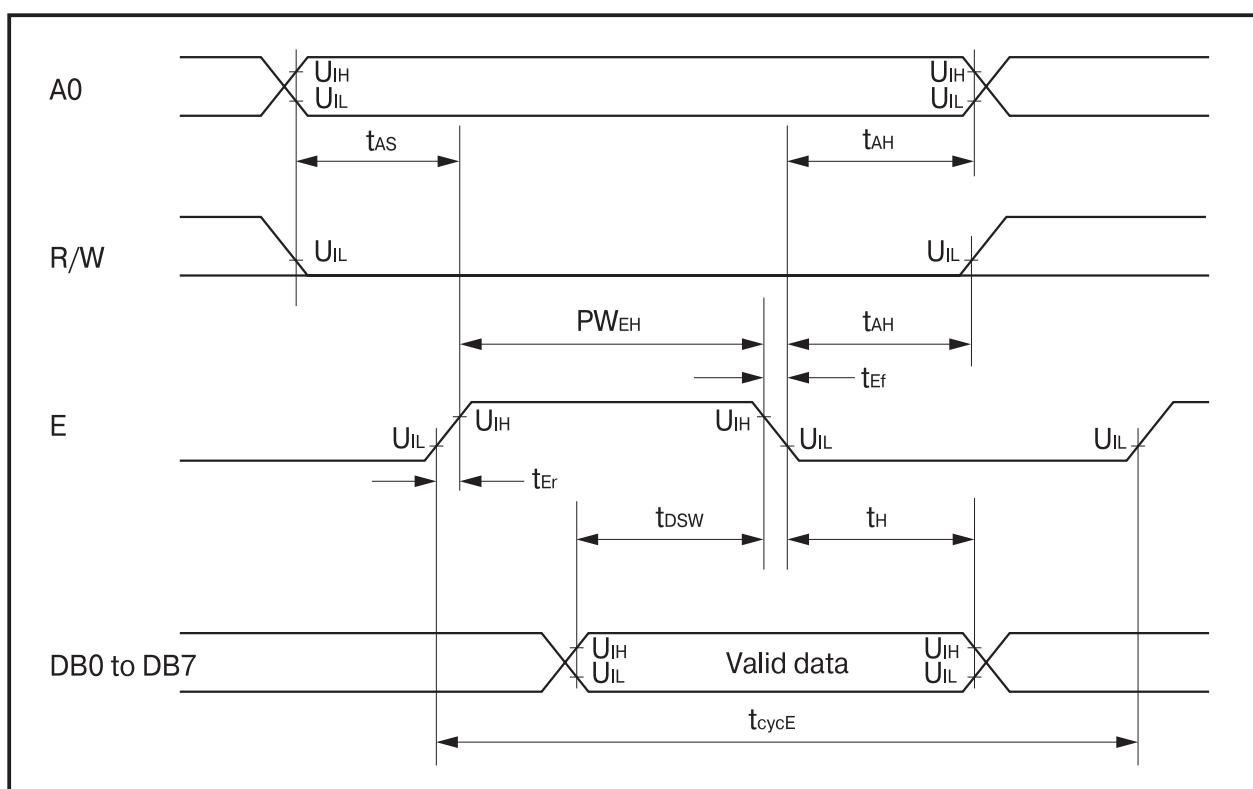


Рис. 4. Диаграмма записи

Диаграмма обмена по 4-х битному интерфейсу

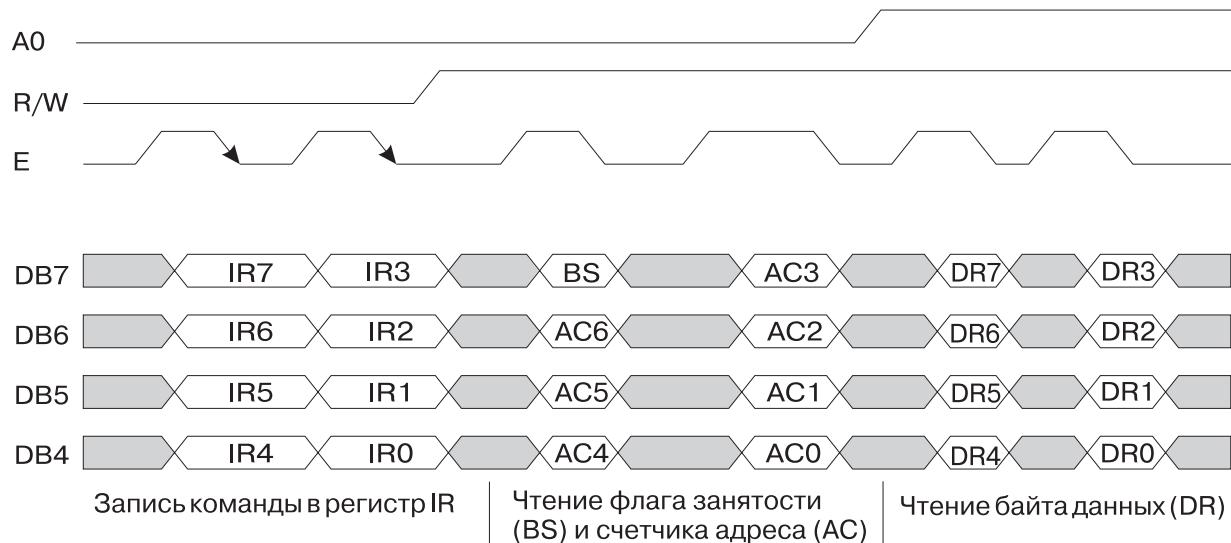


Рис. 5

Примечание. В каждом цикле обмена необходимо передавать (читать или писать) все 8 бит — два раза по 4 бита. Передача старших 4-х бит без последующей передачи младших 4-х бит **не допускается**.

Диаграмма обмена по 8-ми битному интерфейсу

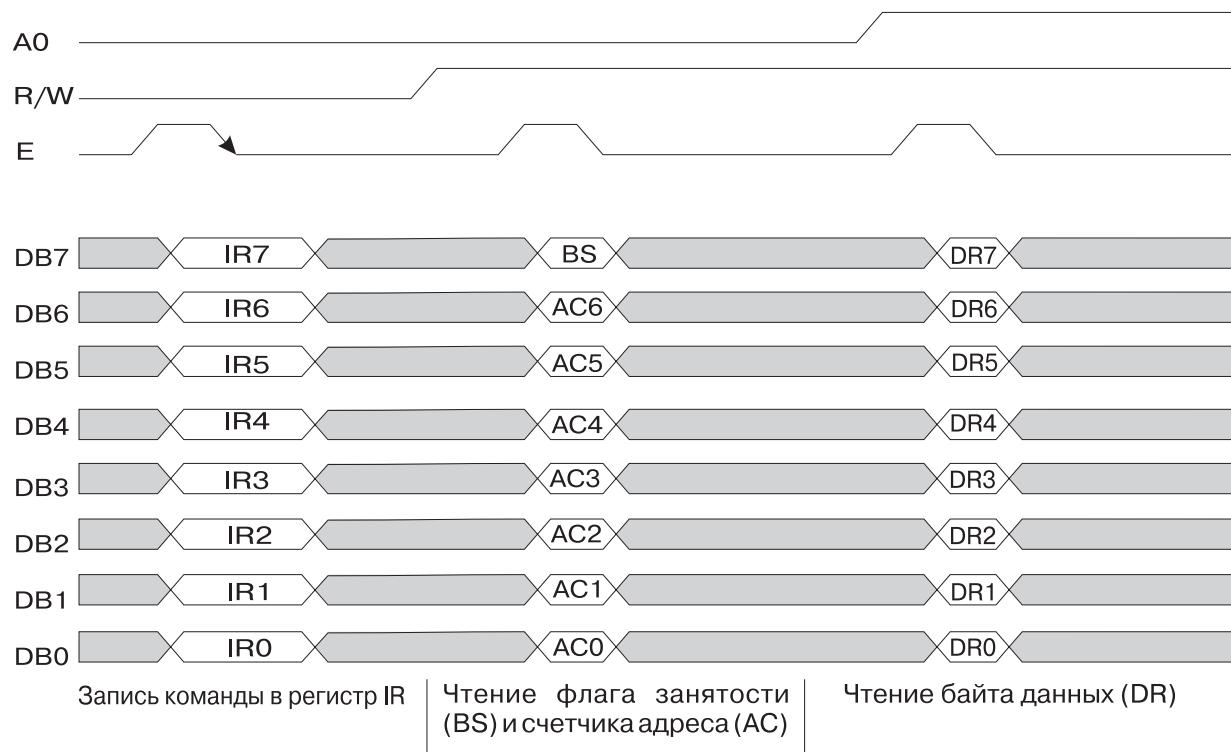
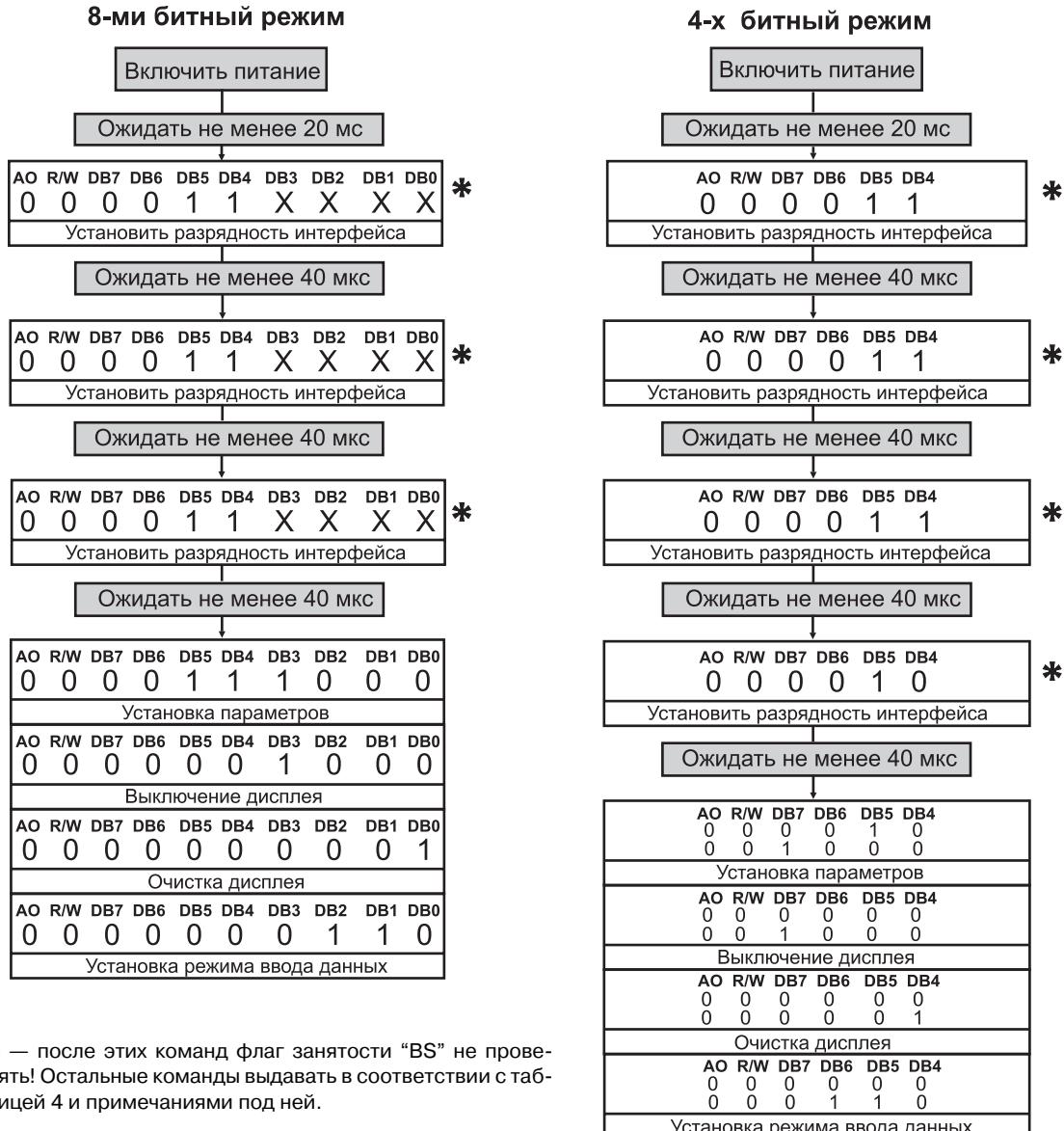


Рис. 6

Начальная установка модуля

Модуль войдет в нормальный режим работы только после подачи на него следующих команд:



Примечание. Назначение битов указано в таблице 4. После этих действий модуль переходит в рабочее состояние с установленными параметрами.

Распределение ОЗУ

Модуль содержит ОЗУ размером 80 байтов по адресам 0h–27h и 40h–67h для хранения данных (DDRAM), выводимых на ЖКИ. Адреса отображаемых на ЖКИ символов распределены следующим образом:

№ Знакоместа	1	2	3	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
A	1-я строка	0h	1h	2h	...	8h	9h	0Ah	0Bh	0Ch	0Dh	0Eh	0Fh	10h	11h	12h	13h	14h	15h	16h
D																			17h	
R	2-я строка	40h	41h	42h	...	48h	49h	4Ah	4Bh	4Ch	4Dh	4Eh	4Fh	50h	51h	52h	53h	54h	55h	56h
E																			57h	
C																				

Символы, программируемые пользователем

Модуль содержит память для хранения изображений восьми символов, программируемых пользователем (CGRAM). Коды этих восьми символов показаны в табл. 5. Адреса строк изображений этих символов не зависят от адресов выводимых символов (расположены в отдельном адресном пространстве) и занимают адреса от 0h до 3Fh. Каждый символ занимает 8 байтов (0h–7h, 8h–Fh, 10h–17h, ..., 30h–37h, 38h–3Fh). Нумерация байтов идет в порядке отображения на модуле сверху вниз (первый байт самый верхний, восьмой байт самый нижний). Последняя, восьмая строка используется также для отображения курсора (если выбран курсор в виде подчеркивания). В каждом байте используются только 5 младших битов (4, 3, 2, 1, 0), старшие 3 бита (7,6,5) могут быть любые, на отображение они не влияют. Бит 4 соответствует левому столбцу матрицы символа, бит 0 — правому столбцу символа. Пример см. в таблице 3.

Таблица 3.

Код символа	Адрес в знакогенераторе	Значения в знакогенераторе																																								
7 6 5 4 3 2 1 0	5 4 3 2 1 0	7 6 5 4 3 2 1 0																																								
7 6 5 4 3 2 1 0	5 4 3 2 1 0	7 6 5 4 3 2 1 0																																								
0 0 0 0 0 0 0 0	0 0 0	<table border="1"> <tr><td>0 0 0</td><td>*</td><td>*</td><td>*</td><td>1 1 1 1 0</td></tr> <tr><td>0 0 1</td><td></td><td></td><td></td><td>1 0 0 0 1</td></tr> <tr><td>0 1 0</td><td></td><td></td><td></td><td>1 0 0 0 1</td></tr> <tr><td>0 1 1</td><td></td><td></td><td></td><td>1 1 1 1 0</td></tr> <tr><td>1 0 0</td><td></td><td></td><td></td><td>1 0 1 0 0</td></tr> <tr><td>1 0 1</td><td></td><td></td><td></td><td>1 0 0 1 0</td></tr> <tr><td>1 1 0</td><td></td><td></td><td></td><td>1 0 0 0 1</td></tr> <tr><td>1 1 1</td><td></td><td></td><td></td><td>0 0 0 0 0</td></tr> </table>	0 0 0	*	*	*	1 1 1 1 0	0 0 1				1 0 0 0 1	0 1 0				1 0 0 0 1	0 1 1				1 1 1 1 0	1 0 0				1 0 1 0 0	1 0 1				1 0 0 1 0	1 1 0				1 0 0 0 1	1 1 1				0 0 0 0 0
0 0 0	*	*	*	1 1 1 1 0																																						
0 0 1				1 0 0 0 1																																						
0 1 0				1 0 0 0 1																																						
0 1 1				1 1 1 1 0																																						
1 0 0				1 0 1 0 0																																						
1 0 1				1 0 0 1 0																																						
1 1 0				1 0 0 0 1																																						
1 1 1				0 0 0 0 0																																						
0 0 0 0 0 0 0 1	0 0 1	<table border="1"> <tr><td>0 0 0</td><td>*</td><td>*</td><td>*</td><td>1 0 0 0 1</td></tr> <tr><td>0 0 1</td><td></td><td></td><td></td><td>0 1 0 1 0</td></tr> <tr><td>0 1 0</td><td></td><td></td><td></td><td>1 1 1 1 1</td></tr> <tr><td>0 1 1</td><td></td><td></td><td></td><td>0 0 1 0 0</td></tr> <tr><td>1 0 0</td><td></td><td></td><td></td><td>1 1 1 1 1</td></tr> <tr><td>1 0 1</td><td></td><td></td><td></td><td>0 0 1 0 0</td></tr> <tr><td>1 1 0</td><td></td><td></td><td></td><td>0 0 1 0 0</td></tr> <tr><td>1 1 1</td><td></td><td></td><td></td><td>0 0 0 0 0</td></tr> </table>	0 0 0	*	*	*	1 0 0 0 1	0 0 1				0 1 0 1 0	0 1 0				1 1 1 1 1	0 1 1				0 0 1 0 0	1 0 0				1 1 1 1 1	1 0 1				0 0 1 0 0	1 1 0				0 0 1 0 0	1 1 1				0 0 0 0 0
0 0 0	*	*	*	1 0 0 0 1																																						
0 0 1				0 1 0 1 0																																						
0 1 0				1 1 1 1 1																																						
0 1 1				0 0 1 0 0																																						
1 0 0				1 1 1 1 1																																						
1 0 1				0 0 1 0 0																																						
1 1 0				0 0 1 0 0																																						
1 1 1				0 0 0 0 0																																						
0 0 0 0 0 1 1 1	1 1 1	<table border="1"> <tr><td>1 0 0</td><td>*</td><td>*</td><td>*</td><td></td></tr> <tr><td>1 0 1</td><td></td><td></td><td></td><td></td></tr> <tr><td>1 1 0</td><td></td><td></td><td></td><td></td></tr> <tr><td>1 1 1</td><td></td><td></td><td></td><td></td></tr> </table>	1 0 0	*	*	*		1 0 1					1 1 0					1 1 1																								
1 0 0	*	*	*																																							
1 0 1																																										
1 1 0																																										
1 1 1																																										

* - значение не влияет на отображение

Описание команд модуля

Таблица 4.

Команда	A0	R/W	DB7	DB6	DB5	DB4	DB3	DB2	DB1	DB0	Описание	Время выполнения
Clear Display	0	0	0	0	0	0	0	0	0	1	Очищает модуль и помещает курсор в самую левую позицию	1,5 мс
Return Home	0	0	0	0	0	0	0	0	1	X	Перемещает курсор в левую позицию	40 мкс
Entry Mode Set	0	0	0	0	0	0	0	1	ID	SH	Установка направления сдвига курсора (ID=0/1—влево/вправо) и разрешение сдвига дисплея (SH=1) при записи в DDRAM	40 мкс
Display ON/OFF control	0	0	0	0	0	0	1	D	C	B	Включает модуль (D=1) и выбирает тип курсора (C, B), см. примечание 4	40 мкс
Cursor or Display Shift	0	0	0	0	0	1	SC	RL	X	X	Выполняет сдвиг дисплея или курсора (SC=0/1—курсор/дисплей, RL=0/1—влево/вправо)	40 мкс
Function Set	0	0	0	0	1	DL	1	0	P	0	Установка разрядности интерфейса (DL=0/1—4/8 бита) и страницы знакогенератора P	40 мкс
Set CGRAM Address	0	0	0	1	ACG					Установка адреса для последующих операций (и установка туда курсора) и выбор области CGRAM		40 мкс
Set DDRAM Address	0	0	1	ADD					Установка адреса для последующих операций и выбор области DDRAM		40 мкс	
Read BUSY flag and Address	0	1	BS	AC					Прочитать флаг занятости и содержимое счетчика адреса		0	
Write Data to RAM	1	0	WRITE DATA					Запись данных в активную область		40 мкс		
Read Data from RAM	1	1	READ DATA					Чтение данных из активной области		40 мкс		

Примечания:

1. Указанное время выполнения команд является максимальным. Его не обязательно выдерживать при условии чтения флага занятости BS — как только флаг BS=0, так сразу можно писать следующую команду или данные. Если же флаг BS перед выдачей команд не проверяется — необходимо формировать паузу между командами не менее указанного времени для надежной работы модуля.
2. При чтении бита статуса никакую паузу делать не надо.
3. Большая X — любое значение (0 или 1).
4. Биты С и В в команде «Display ON/OFF control»:
 - С=0, В=0 — курсора нет, ничего не мигает;
 - С=0, В=1 — курсора нет, мигает весь символ в позиции курсора;
 - С=1, В=0 — курсор есть (подчёркивание), ничего не мигает;
 - С=1, В=1 — курсор есть (подчёркивание) и только он мигает.

Таблица 5. Страница 0 встроенного знакогенератора.

Старшая цифра кода символа (в шестнадцатеричном виде)

Младшая цифра кода символа (в шестнадцатеричном виде)

0	х	...		0	@	Р	‘	Р	...	І	Б	Ю	Ч	.	Д	!
1	х	!!	!	1	А	Q	а	ҟ	І	ІІІ	Г	Я	ш	,	Ц	!
2	х	÷	”	2	В	Р	ь	г	ІІ	+	Е	Б	ъ	и	Ш	!
3	х	†	#	3	С	S	с	і	ІІІ	◊	Ж	в	ы	!!	д	!
4	х	†	\$	4	D	T	d	t	І	✓	З	г	ъ	ї	Ф	!
5	х	\\	%	5	E	U	e	u	І	i	И	ø	Э	Х	Ц	!
6	х	л	&	6	F	V	f	v	ІІ	1	и	ж	ю	у	Щ	!
7	х	Н	?	7	G	W	э	ш	▲	2	л	з	я	I	‘	!
8	Ь	В	<	8	H	X	һ	х	R	3	П	и	«	ІІ	..	!
9	Ц	Ø)	9	I	Y	i	ч	Т	0	У	й	»	†	~	!
A	Ӯ	‘	*	:	J	Z	j	z	-	€	Ф	к	«	†	€	!
B	Ӣ	٪	+	;	K	C	k	і	(Ч	л	”	۰	۱	‡	!
C	Ӣ	ۼ	,	<	L	Փ	l	լ)	Շ	մ	ն	Ւ	յ	Կ	!
D	Ӣ	ӻ	-	=	M	Ը	m	լ	Ց	Ե	Ւ	Ծ	Հ	Ց	Ց	!
E	Ӗ	#	.	>	N	Ը	n	ւ	Չ	Ը	Ո	Պ	Ը	Ը	Ը	!
F	Ӗ	Ӯ	/	?	O	Ը	o	՞	Չ	Ը	Ը	Տ	Ը	Ը	Ը	!

Таблица 6. Страница 1 встроенного знакогенератора.

Старшая цифра кода символа (в шестнадцатеричном виде)

Младшая цифра кода символа (в шестнадцатеричном виде)

0	x	½		Ø	@	R	‘	рі	і	о	А	В	С	Д	Е	Р	ар
1	x	½	!	1	А	Q	а	ç	1	4	ó	±	Б	С	б	с	
2	x	½	”	2	В	R	ь	г	г	у	+	*	В	Т	В	т	
3	x	½	#	3	С	S	C	з	+	£	◊	Г	Ч	Г	Ч	у	
4	x	÷	\$	4	D	T	d	t	!!	...	10	“	д	Ф	д	Ф	
5	x	≡	%	5	E	U	e	и	¥	”	Е	Х	е	х	
6	x	Г	8	6	F	V	f	v	†	II	·	о	Ж	Ц	ж	Ц	
7	x	✓	?	7	G	W	g	w	↓	III	§	f	З	Ч	з	Ч	
8	P	¶	<	8	Н	X	и	х	€	ч	Ё	Ї	Ш	и	ш		
9	Т	Ї)	9	I	Y	i	y	†	и	Ѡ	҃	И	Щ	и	Щ	
A	¤	≤	*	:	J	Z	j	z	ø	æ	€	ќ	ќ	ќ	ќ	ќ	
B	▀	≥	+	;	K	C	k	c	F	f	«	»	л	ы	ы	ы	
C	▀	®,	,	<	L	~	l	l	I	K	ќ	ќ	м	ъ	ъ	ъ	
D	▀	P	-	=	M]	m]	Н	н	-	ж	Н	Э	Н	Э	
E	▀	≠	.	>	N	^	n	~	Ѱ	Ѱ	Ѡ	Ѡ	Ѡ	Ѡ	Ѡ	Ѡ	
F	▀	×	/	?	O	_	o	Q	θ	ө	ї	ї	پ	ј	پ	ј	

Таблица 7. Назначение внешних выводов.

Вывод	Обозначение	Назначение вывода
1	GND	Общий вывод (0В)
2	UCC	Напряжение питания (5В/3В)
3	Uo	Управление контрастностью
4	A0	Адресный сигнал — выбор между передачей данных и команд управления
5	R/W	Выбор режима записи или чтения
6	E	Разрешение обращений к модулю (а также строб данных)
7	DB0	Шина данных (8-ми битный режим)(младший бит в 8-ми битном режиме)
8	DB1	Шина данных (8-ми битный режим)
9	DB2	Шина данных (8-ми битный режим)
10	DB3	Шина данных (8-ми битный режим)
11	DB4	Шина данных (8-ми и 4-х битные режимы)(младший бит в 4-х битном режиме)
12	DB5	Шина данных (8-ми и 4-х битные режимы)
13	DB6	Шина данных (8-ми и 4-х битные режимы)
14	DB7	Шина данных (8-ми и 4-х битные режимы) (старший бит)
15	+LED	+ питания подсветки
16	-LED	- питания подсветки

Габаритные размеры модуля МТ-24S2L

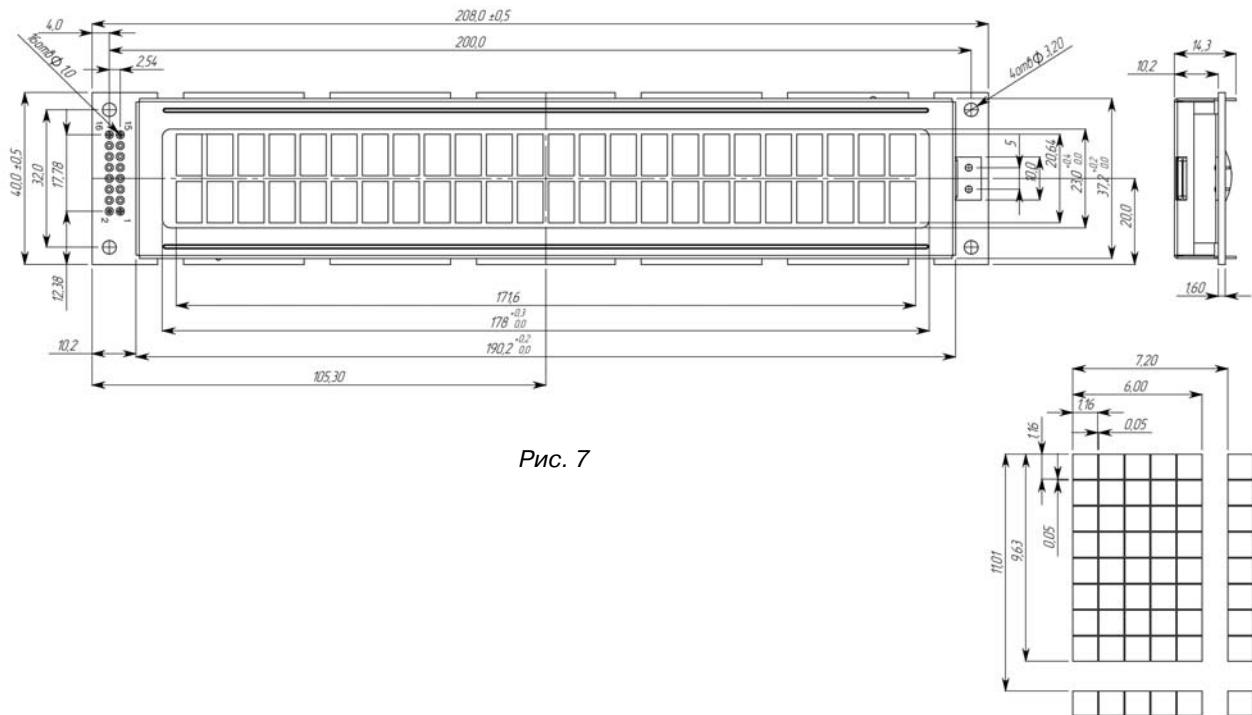


Рис. 7

История изменений

Версия документа	Дата	Изменения	Страница
1.0	26/12/2006	Первая редакция документа	

Компания МЭЛТ

Наши координаты

-  Адрес: Москва, Нижегородская ул., дом 31.
-  тел: (495) 678–9660, 678–9674, факс: (495) 913–8421
-  e-mail: sales@melt.com.ru
-  <http://www.melt.com.ru>

Авторские права © 2006 МЭЛТ. Все права защищены. Принципиальные схемы и топология печатных плат, описанных в этом документе, не могут быть скопированы или воспроизведены в любой форме или любыми средствами без предварительного письменного разрешения компании МЭЛТ.

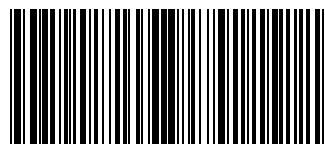
Информация, содержащаяся в этом документе, может быть изменена без предварительного уведомления. Компания МЭЛТ не несет ответственности за любые ошибки, которые могут появиться в этом документе, ровно как и за прямые или косвенные убытки, связанные с поставкой или использованием настоящей информации.

Самые последние спецификации Вы всегда можете получить на нашем сервере в интернете по адресу <http://www.melt.com.ru>

Компания МЭЛТ непрерывно работает над улучшением качества и надежности наших изделий. Однако, изделия, содержащие полупроводники, могут частично или полностью потерять свою работоспособность вследствие воздействия статического электричества или механических нагрузок. Поэтому при использовании наших продуктов следует избегать ситуаций, в которых сбой или отказ изделий компании МЭЛТ, могут вызвать потерю человеческой жизни, а также ущерб или повреждение собственности.

Подписано в печать 26 декабря 2006 года. Формат А4.

Отпечатано в России.



2612061737 ver 1.0